



2007 年
第9回LSI IPデザイン・アワード
IP 賞

リコンフィギュラブル RF 回路を実現する
低雑音広帯域電圧制御発振器

東京工業大学 統合研究院

岡田 健一 殿
伊藤 雄作 殿
益 一哉 殿

上記の半導体設計資産は、第9回 LSI
IP デザイン・アワード 完成表彰部門
で頭書の賞に選ばれました。
ここにこれを賞します。

2007年4月26日

LSI IP デザイン・アワード運営委員会

委員長 田中昭二

2007年 第9回LSI IPデザイン・アワード表彰式

主催 LSI IPデザイン・アワード運営委員会

